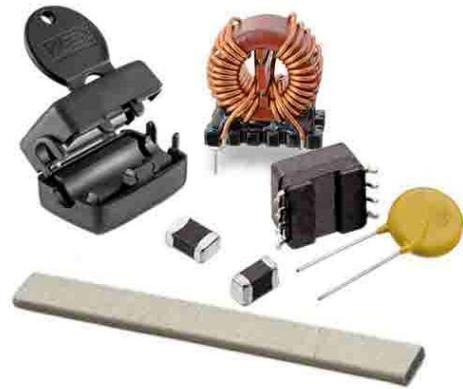


受動部品を使った ノイズ対策セミナー

デモ実演 + LTspice活用術



ノイズ対策において適切に受動部品を使うために、原理やインピーダンスについて解説します。そして、無償の回路シミュレーターLTSpiceをノイズ対策に活用する方法について実習で体験いただきます。

午前の部では、講義形式で受動部品を使った対策の基本知識をフェライトコア・フィルタのデモを交えながら解説します。午後の部は、LTSpiceの実習体験を行います。セミナー全体を通して、ノイズ対策において見落とされがちなポイントを取り上げながら、実際の現場で役に立つ知識を身に付けていただきます。

日時

令和8年1月21日(水)

午前の部: 9:30~12:00、午後の部: 13:00~16:30

開催場所

工業技術センター2F 第一研修室

講師

ウルト・エレクトロニクス・ジャパン株式会社

廣田 大輔 氏

内容

●午前の部(9:30~12:00)

- EMCについて
- ノイズの発生と重畳
- 受動部品の原理とインピーダンス
- 部品の適用
- ノイズ対策のデモ

●午後の部(13:00~16:30)

- LTspiceの基本事項
- 寄生成分
- 共振周波数
- 電源ノイズ(デモ)
- Sパラメータ
- 部品公差の影響

参加申込

下記の内容をご記入の上、メールかFAXでお申し込みください。

メールアドレス: yoshiaki_shimanouchi@ken3.pref.kochi.lg.jp

FAX: 088-845-9111 **申込締切日: 1月14日(水)**

担当: 工業技術センター 生産技術課 島内、中澤 (TEL 088-846-1653)

企業名			
氏名		電話番号	
メールアドレス			
参加日程・方法	<input type="checkbox"/> 午前の部 <input type="checkbox"/> 午後の部 → PCの持参 <input type="checkbox"/> あり※ <input type="checkbox"/> なし(会場用意PC利用) ※PCの持参ありの場合、開催日までにご自身のPCへ設定作業をお願いいたします。 詳細は、後日連絡いたします。		